

**GREGORIO  
CAPPUCCINO  
CURRICULUM VITAE**



**INFORMAZIONI PERSONALI**

Nome  
Indirizzo  
Telefono  
Fax  
E-mail

**CAPPUCCINO, GREGORIO**

Codice Fiscale

Nazionalità

Italiana

Data di nascita

Stato civile

**INDICATORI BIBLIOMETRICI**

ORCID ID: 0000-0001-8838-3525, SCOPUS AUTHOR ID: 6602493799

CITAZIONI: 190 (SCOPUS), 145 (WEB OF SCIENCE) H-INDEX: 10 (WEB OF SCIENCE) PRODOTTI CENSITI: 55 (SCOPUS), 51 (WEB OF SCIENCE)

**ESPERIENZA LAVORATIVA**

2012- attuale	<b>Presidente ed Amministratore Delegato</b> CalBatt s.r.l , 87036 Rende CS <b>PMI innovativa</b> ai sensi della Legge n.221 del 17 dicembre 2012 – Settore ENERGIA – Spin-Off dell'Università della Calabria e partecipata nel periodo lu2013-giu2014 da Enel Servizi srl.
	Co-fondatore ed Amministratore Delegato
2006 - attuale	<b>Professore Associato (Area 09/E3 - Ingegneria industriale e dell'informazione e settore ING-INF/01 Elettronica)</b> Università della Calabria - Via P.Bucci, Rende, CS <ul style="list-style-type: none"><li>• Docente incaricato dei Corsi di Elettronica 2, Elettronica Digitale 1, Tecnologie Elettroniche e Tecniche Circuituali, Elettronica Analogica Integrata;</li><li>• Dirige gruppi di ricerca ricerche nell'ambito dell'elettronica analogica e digitale e strategie di gestione di sistemi energetici e ricarica di Veicoli Elettrici;</li></ul>
2017	<b>Esperto Revisore</b> Commissione Europea - <i>Innovation and Networks Executive Agency ( INEA )</i> <ul style="list-style-type: none"><li>• Esperto revisore progetto nell'ambito del programma HORIZON 2020;</li></ul>
2015	<b>Esperto Valutatore</b> Commissione Europea - Research Executive Agency (REA) <ul style="list-style-type: none"><li>• Esperto valutatore di proposte progettuali nell'ambito del programma HORIZON 2020;</li></ul>

2012 - 2013	<p><b>Esperto Valutatore</b> MIUR - Ministero dell'istruzione, dell'Università e della Ricerca</p> <ul style="list-style-type: none"> <li>• valutatore nella prima fase di preselezione dei progetti relativi ai bandi "Futuro in Ricerca 2012" e "Futuro in Ricerca 2013" per l'Area 09/E3 (Elettronica) per conto del Ministero dell'Istruzione, dell'Università e della Ricerca;</li> </ul>
2011	<p><b>Revisore/Valutatore</b> NSERC - Natural Sciences and Engineering Research Council of Canada</p> <ul style="list-style-type: none"> <li>• revisore di progetti di Ricerca Collaborativa Industrie/Centri di Ricerca per l'Area 09/E3 (Elettronica);</li> </ul>
2009-2010	<p><b>Membro della struttura di assistenza tecnica</b> Regione Calabria – Dipartimento n.11 – Istruzione, Cultura, Ricerca ed Alta Formazione</p> <ul style="list-style-type: none"> <li>• membro della struttura di assistenza tecnica all'Accordo di Programma Quadro "Ricerca Scientifica" della Regione Calabria come "Esperto in Materia di Gestione Amministrativa Contabile dei Progetti";</li> </ul>
1999-2006	<p><b>Ricercatore Universitario</b> Università della Calabria - Via P.Bucci, Rende, CS</p> <ul style="list-style-type: none"> <li>• Esegue ricerche nell'ambito dell'elettronica analogica e digitale;</li> <li>• Docente incaricato dei Corsi di Elettronica 2, Elettronica Digitale 1, Tecnologie Elettroniche e Tecniche Circuitali, Elettronica Analogica Integrata;</li> </ul>
1995-1997	<p><b>Dottorato di Ricerca</b> Università della Calabria - Via P.Bucci, Rende, CS Corso di Dottorato in Ingegneria dei Sistemi ed Informatica-</p> <ul style="list-style-type: none"> <li>• Si occupa dell'analisi delle interazioni tra i dispositivi attivi di driving (CMOS) e le interconnessioni cosiddette "lunghe", che in corrispondenza dei ridotti tempi di commutazione degli attuali circuiti integrati, presentano il tipico comportamento di linee di trasmissione.</li> <li>• Conseguo il titolo di Dottore di Ricerca nel 1998 presso il Politecnico di Torino;</li> </ul>
1993-1994	<p><b>Borsista</b> Istituto per la ricerca sull'Elettromagnetismo ed i Componenti Elettronici (IRECE CNR - Napoli) borsa di studio nazionale del Consiglio Nazionale delle Ricerche.</p> <ul style="list-style-type: none"> <li>• Ha svolto ricerche sulle architetture hardware per l'elaborazione di immagini di radar ad apertura sintetica (SAR), progettando e coordinando la realizzazione di un Prototipo Dimostratore in tecnologia FPGA;</li> </ul>

## ISTRUZIONE E FORMAZIONE

- Luglio 2013 Enel University, ENEL SpA, Roma 00198  
Business model development – Advanced Module  
Redazione di business Plan per Start Up operanti nel settore High-Tech – Analisi dei Mercati – Product and Business model development;
- Ottobre 2003 IRST  
Università degli Studi di Trento,  
corso avanzato "Cmos Analog Integrated Circuit Design"  
Progettazione di Circuiti integrati analogici in tecnologia CMOS;
- 1998 titolo di Dottore di Ricerca in Ingegneria dei Sistemi ed Informatica, presso il Politecnico di Torino con la Commissione n. 292 (Elettronica) discutendo la dissertazione finale dal titolo: "Interconnessioni nei Circuiti VLSI Low Power, Modellistica e Criteri di Dimensionamento dei Buffer di Linea";
- Aprile 1997 Università di Ulm, Germania,

Europractice-TBS: corso avanzato "Silicon Circuit Design for High Speed and Low Power";  
Corso sull'analisi e modellistica dei sistemi ad alte prestazioni ed Iiterconnessioni On-Chip;

•Ottobre 1996 Consorzio Europractice/Medchip-Esprit Basic Research – Unità di Napoli  
corso su "Alimentazione ad alta efficienza per circuiti a bassa tensione, progettazione di celle base a bassa tensione e bassa potenza, progetto di convertitori A/D e D/A e filtri analogici e integrati";

•Dicembre 1995 Scuola Superiore G. Reiss Romoli, L'Aquila,  
Scuola Nazionale dei Dottorandi in Ingegneria Elettronica  
corso "Electronics for Personal Communications ";

•Aprile 1994 Istituto Politecnico di Grenoble, Francia,  
TIMA-CMP/INPG/ChipShop  
Corso sulla simulazione circuitale misto analogico/digitale e di progettazione di circuiti integrati;

•Agosto- Settembre 1994 EPFL - Politecnico Federale di Losanna  
Istituto Federale Svizzero di Tecnologia, Svizzera  
corso intensivo avanzato di progettazione analogica e digitale "CMOS & BiCMOS VLSI Design";

•1992 Laurea vecchio ordinamento in Ingegneria Informatica, orientamento Elettronica e Telecomunicazioni (110/110 e Lode) presso l'Università degli Studi della Calabria, con tesi di laurea: "Convertitore Analogico/Digitale Basato su Architettura Neurale: analisi, sintesi e proposte di miglioramento";

MADRELINGUA

**ITALIANA**

ALTRE LINGUA

**INGLESE**

- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale

ECCELLENTE

ECCELLENTE

ECCELLENTE

CAPACITÀ E COMPETENZE  
RELAZIONALI

Gregorio Cappuccino ha sviluppato nel corso degli anni forti capacità competenze relazionali in ambienti accademici ed industriali sia in ambito nazionale che internazionale.

Coordina gruppi di ricerca nell'ambito dell'elettronica, ed è stato il responsabile delle attività di alcuni workpackage in progetti Europei FP7 con importanti partner industriali ed istituti di ricerca europei.

Oltre a decine di presentazioni a convegni internazionali, ha tenuto tutorial e corsi all'estero tra i quali:

- Tutorial "Smart Grids, Electric Vehicles, and Energy Storage Systems: Emerging Trends, Circuits, and Devices", all'IEEE International Symposium on Circuits and Systems - ISCAS 2012 – Seul - Korea
- Tutorial "CMOS OPAMP MODELLING AND TIME RESPONSE OPTIMISATION" ENIS, Scuola Nazionale di Ingegneria, Università di Sfax, Tunisia

Gregorio Cappuccino è stato ospite di una puntata di Geo Scienza, rubrica di divulgazione scientifica di Rai3, dove ha presentato le possibili applicazioni dei metodi di carica ad alta efficienza sviluppati dalla società di Spin-off Calbatt di cui è co-fondatore, a supporto dei sistemi di produzione di energia da fonti rinnovabili e dei veicoli elettrici "plug-in";

**Senior Member dell' IEEE** (l'Istituto degli ingegneri Elettrici ed Elettronici, la a più grande associazione di professionisti che esista al mondo con più di 310.000 soci in 150 nazioni fra

ingegneri, scienziati e matematici e che pubblica circa il 30% del materiale tecnico riguardante i settori delle comunicazioni, dell'elettronica di potenza, dell'elettronica consumer, del software engineering, del DSP e di tutti i settori più direttamente collegati con l'elettronica e l'elettrotecnica), Gregorio Cappuccino è **membro dell' IEEE Technical Committee on Analog and Signal Processing**, rappresentante della IEEE Circuit and System Society per il "IEEE Transportation Electrification Project", è **membro dell'Advisory Committee per l'IEEE Transportation Electrification Initiative"**

#### **ESPERIENZE NELLA GESTIONE DI ENTI ED ORGANISMI DI RICERCA E DI UNIVERSITÀ;**

2001-2002: membro della Giunta di Dipartimento del Dipartimento di Elettronica, Informatica e Sistemistica dell'UNICAL;

2002: membro della Commissione Ripartizione Fondi di Ricerca (ex 60%) del DEIS-UNICAL;

2006: delegato della Facoltà di Ingegneria per la partecipazione alle riunioni informative per il "Programma per il finanziamento di progetti pilota nelle aree depresse finalizzati a favorire il trasferimento tecnologico dal sistema della ricerca alle piccole e medie imprese (PMI)" promosso dall' Istituto per la promozione industriale e dal RIDITT-Rete Italiana per la diffusione dell'Innovazione ed il trasferimento tecnologico alle imprese;

2006-2007: delegato del CCL di Ingegneria Elettronica nella commissione Stages della Facoltà di Ingegneria dell'Università della Calabria;

2007-2012: presidente della commissione orientamento in itinere della Facoltà di Ingegneria dell'UNICAL;

2008: referente della Facoltà di Ingegneria per le attività connesse all'orientamento in itinere nell'ambito del progetto "Oracolo 2" Promosso dall' Unione Europea, Ministero dell'Università e la Ricerca ed Università della Calabria;

2008-2009: referente della Facoltà di Ingegneria dell'Università della Calabria per le attività connesse al Piano Regionale per le Risorse Umane promosso dall'Assessorato Istruzione, Alta formazione e Ricerca della Regione Calabria;

2009: membro della struttura di assistenza tecnica all'Accordo di Programma Quadro "Ricerca Scientifica" della Regione Calabria come "Esperto in Materia di Gestione Amministrativa Contabile dei Progetti";

#### **INSEGNAMENTO PRESSO ATENEI E ISTITUTI DI RICERCA, ESTERI E INTERNAZIONALI, DI ALTA QUALIFICAZIONE:**

IEEE - IEEE International Symposium on Circuits and Systems - ISCAS 2012 – Seoul, Corea, Tutorial "Smart Grids, Electric Vehicles, and Energy Storage Systems: Emerging Trends, Circuits, and Devices"

ENIS, Scuola Nazionale di Ingegneria, Università di Sfax, Tunisia - Tutorial "CMOS OPAMP MODELLING AND TIME RESPONSE OPTIMISATION"

#### **CAPACITÀ E COMPETENZE ORGANIZZATIVE**

Il coordinamento di gruppi di lavoro, di interesse territoriale e di ricerca ha consentito all'Ing. Cappuccino di sviluppare significative capacità e competenze organizzative in contesti nazionali e internazionali.

È **amministratore delegato e presidente** della CalBatt s.r.l., società partecipata da ENEL nel periodo luglio 2013-giugno 2014 e per la quale svolge anche le funzioni di CFO ad interim. La società, nata nel 2012 come spin-off dell'Università della Calabria, iscritta al registro delle start-up Innovative ai sensi del DL 179/2012, vincitrice della Start Cup Calabria e finalista del Premio Nazionale Innovazione, è una delle start up selezionate da ENEL per il progetto internazionale ENEL LAB.

E' **editore associato** delle riviste "Journal of Circuits, Systems and Computers" - World Scientific Publishing Company – Singapore e "Journal of Low Power Electronics and Applications - MDPI - Multidisciplinary Digital Publishing Institute, Basel, Switzerland;

E stato **responsabile dei seguenti progetti:**

- 2006 - EX MURST 60% - Metodologie per la progettazione di amplificatori operazionali con compensazione di Miller per applicazioni a tempo discreto;
  - 2007 - EX MURST 60% - Ottimizzazione delle prestazioni di amplificatori operazionali integrati;
  - 2008 - EX MURST 60% - Modelli comportamentali di integratori a capacità commutata per la simulazione di modulatori sigma-delta;
  - 2009 - EX MURST 60% - Soluzioni circuitali per la riduzione del tempo di risposta di Amplificatori Operazionali per Circuiti a Capacità Commutate;
  - 2010 - EX MURST 60% - Strutture di interconnessione basate su guide integrate nel substrato;
  - 2011 - EX MURST 60% - Management strategies and systems for the energy storage in battery based systems;
  - 2012 - EX MURST 60% - Advantages of smart charging strategies for electric vehicles in a smart grid;
  - 2011 - Progetto Internazionale ENIAC ERG (Energy For A Green Society: From Sustainable Harvesting To Smart Distribution. Equipments, Materials, Design Solutions And Their Applications) Bando FP7 ENIAC-2010-1;
  - 2003 "sviluppo e supporto al progetto dell'Unità di Controllo Elettronica del Nodo di Monitoraggio Locale", nell'ambito del progetto "Sistema integrato di monitoraggio ambientale" (S.I.MO.NA.) - Contratto n. G01104 Progetto PON n.12737. Subcontractor: Dipartimento di Elettronica, Informatica e Sistemistica - Università della Calabria, committente D'APPOLONIA S.p.A.;
  - 2007 "Supporto per progettazione di dispositivi con particolare riferimento alla realizzazione dell'interfaccia di comunicazione RFID attiva, dei nodi sensori per l'acquisizione dei parametri microambientali e meccanici", nell'ambito del progetto "G.R.I.L.L.O, Sistema di geolocalizzazione e rilevamento per la logistica" - POR Calabria 2000-2006, "Voucher Tecnologici e progetti di ricerca cooperativa per le PMI calabresi - subcontractor: DEIS-UNICAL, committente Infomobility srl;
  - 2007 "Studio ed analisi di tecniche di power management" nell'ambito del progetto "R.A.D.I.C.I. Rete Ambientale dati e indicatori climatici integrati" , - POR Calabria 2000-2006, "Voucher Tecnologici e progetti di ricerca cooperativa per le PMI calabresi - subcontractor: Dipartimento di Elettronica, Informatica e Sistemistica - Università della Calabria, committente TD Group S.P.A.;
  - 1999 Progetto di Ricerca "Giovani ricercatori" di cui all'art. 3 del D.M. 21.6.1999, "Unità di calcolo self-timed ad alte prestazioni in tecnologia VLSI" finanziato dall'Università della Calabria;
  - 2002 " Realizzazione di una Piattaforma per Testing di circuiti elettronici" , bando "Progetti di Miglioramento Qualitativo della Didattica", Facoltà di Ingegneria dell'Università della Calabria;
  - 2008: POR Calabria 2000-2006, misura 3.7 azione 3.7.a - POR FSE Calabria 2007-2013 - Asse IV, ob. operativo L.1 e L.2 Azione 3.2.5 Percorsi Azzeramento Deficit Competenze del Piano Regionale per le Risorse Umane - Piano d'Azione 2008 (Resp. Esecutivo Fac. Ingegneria)
  - 2009: POR Calabria - FSE 2007-2013 ASSE IV, Capitale Umano, , Ob. Operativo H.2 Percorsi di Potenziamento Delle Competenze di Base (Resp. Esecutivo Fac. Ingegneria);
- E' stato membro della struttura di assistenza tecnica all'Accordo di Programma Quadro "Ricerca Scientifica" della Regione Calabria come "Esperto in Materia di Gestione Amministrativa Contabile dei Progetti";

## ALTRE CAPACITÀ E COMPETENZE

L'Ing. Cappuccino ha sviluppato una significativa esperienza nell'ambito del **Trasferimento Tecnologico**, con importanti risultati anche in termini di partecipazione alla creazione di nuove imprese (spin off), sviluppo, impiego e commercializzazione di brevetti:

- 2001: figura tra i promotori della costituzione del Gruppo di Interesse Territoriale "Innovazione di Prodotto e di Processo nelle P.M.I. Calabresi", con la collaborazione della Segreteria Tecnica Coordinamento Programmi Operativi Comunitari del M.U.R.S.T. e l'Assessorato alla Ricerca della Regione Calabria;
- 2005: delegato della Facoltà di Ingegneria dell'UNICAL per la partecipazione alle riunioni informative per il "Programma per il finanziamento di progetti pilota nelle aree depresse finalizzati a favorire il trasferimento tecnologico dal sistema della ricerca alle piccole e medie imprese (PMI)" promosso dall'Istituto per la promozione industriale e dal RIDITT-Rete Italiana per la diffusione dell'Innovazione ed il trasferimento tecnologico alle imprese;
- 2011: è il vincitore del primo premio alla competizione di idee di impresa "TechGarage Calabria 2011" organizzata dall'Associazione TechGarage. L'idea di base era relativa ad un business model legato allo sfruttamento commerciale di una domanda di brevetto, di cui è co-inventore e co-titolare, per l'ottimizzazione dell'efficienza del processo di carica di accumulatori;
- 2011: con l'idea imprenditoriale premiata al TechGarage Calabria 2011, è tra i finalisti del Premio Nazionale Innovazione - Working Capital a Torino;
- 2012: è il co-fondatore della start-up CALBATT srl, società di spin off dell'Università della Calabria e ammessa all'incubatore "Technest" della medesima università;
- 2012: ospite di una puntata di Geo Scienza, rubrica di divulgazione scientifica di Rai3, presenta le possibili applicazioni dei metodi di carica ad alta efficienza sviluppati dalla società di Spin-off Calbatt di cui è co-fondatore, a supporto dei sistemi di produzione di energia da fonti rinnovabili e dei veicoli elettrici "plug-in";
- 2013: CALBATT, di cui Gregorio Cappuccino è co-fondatore e amministratore, è stata selezionata tra oltre 200 aziende italiane e spagnole per entrare nel primo laboratorio di impresa per la clean technology creato da ENEL;
- 2014: docente del corso "Progettare lo sviluppo nel settore cleantech" per conto della DPIXEL srl nell'ambito delle "Attività e servizi informativi e di accompagnamento alla creazione di nuove imprese innovative" erogate in favore di Calabriainnova, ed inquadrata nell'ambito del Progetto Integrato di Sviluppo Regionale (PISR);
- 2014: CALBATT viene insignita del premio per la migliore presentazione al CleanTechSummit di Rotterdam, viene classificata come una delle "Top 10 most interesting innovative Tech-Ventures" al Monaco Cleantech Award;
- 2015: CALBATT viene inserita tra le 100 eccellenze Italiane nel campo delle energie rinnovabili nel report "100 Italian Energy Stories", presentato da Enel e Symbola alla Conferenza COP21 sul cambiamento climatico di Parigi. E' stata inoltre premiata come migliore startup Italiana nel settore Cleantech all'Open Summit di Startuptalia;

**CONSEGUIMENTO DI PREMI E  
RICONOSCIMENTI PER L'ATTIVITÀ  
SCIENTIFICA E PROFESSIONALE:**

2001: vincitore di un concorso per il finanziamento di Progetti di Ricerca "Giovani ricercatori" di cui all'art. 3 del D.M. 21.6.1999, con il progetto dal titolo "Unità di calcolo self-timed ad alte prestazioni in tecnologia VLSI";

2002: vincitore del concorso per "Progetti di Miglioramento Qualitativo della Didattica" della Facoltà di Ingegneria dell'Università della Calabria, con il progetto "Realizzazione di una Piattaforma per Testing di circuiti elettronici";

2008: Best Paper Award alla "IEEE Conference on Circuits and Systems for Communications 2008" (ECCSC 2008) per il lavoro "Settling-time-oriented design procedure for two-stage amplifiers with current-buffer Miller compensation", autori A. Pugliese, F. A. Amoroso, G. Cappuccino, G. Cocorullo;

2009: il lavoro "Settling Time Optimization for Three-Stage CMOS Amplifier Topologies", autori A. Pugliese, F. A. Amoroso, G. Cappuccino, G. Cocorullo, pubblicato su "IEEE Transactions on Circuits and Systems I", figura, nei mesi di dicembre 2009 e gennaio 2010 tra i 100 documenti piu' scaricati dalla libreria elettronica IEEExplore ed al 21° posto tra i documenti della rivista TCAS I piu' scaricati nel 2010;

2011: vincitore del premio Real-World Engineering Projects (RWE) dell'IEEE per il progetto "Coping with the Emerging Energy Demand for Charging Plug-in Electric Vehicles". L'iniziativa RWE dell'IEEE, mira a creare una libreria di moduli didattici sperimentali, sviluppati secondo metodologie innovative, indirizzati a studenti dei primi anni dei corsi di Ingegneria Elettronica, Ingegneria Informatica, Informatica, Ingegneria Biomedica e Ingegneria Elettrica. Il modulo sperimentale sviluppato dal candidato assieme all'Ing.F.A.Amoroso è entrato a far parte dei moduli didattici curriculari che l'Institute of Electrical and Electronics Engineers mette a disposizione dei docenti delle facoltà di Ingegneria di tutte le università del mondo per la formazione dei propri studenti.

**Presentazioni, seminari e tutorial:**

2005: relazione invitata "Effective Models for Electronic Devices Interconnect: a final user perspective", workshop internazionale "Recent Advances in Modeling and Simulation of Semiconductor Devices and Circuits", Politecnico di Milano;

2007: relazione invitata "Integrated Waveguides for Ultra-High Speed Interconnects ", conferenza "NANO-NET 2007", Catania;

2009: relazione invitata "Power Line Carrier Application to Home Automation", workshop internazionale "Home Automation: back to the future", organizzato dall'EESTEC (Electrical Engineering Students' European Association), Cosenza;

2009: tutorial "Cmos OpAmp Modelling and Time Response Optimisation", Ecole nationale d'ingénieurs (ENIS), Sfax, Tunisia;

2012: tutorial "Smart Grids, Electric Vehicles and Energy Storage Systems: Emerging Trends, Circuit and Devices", all' "IEEE International Symposium on Circuits and Systems (ISCAS 2012), Seoul, Corea;

2012: relazione invitata "Preparing "global" engineers in a parallel context: electrical & electronic engineers", alla "IEEE Frontiers in Education 2012 International Conference" (FIE 2012), Seattle WA, USA;

2014: "Progettare lo sviluppo nel settore cleantech" - nell'ambito delle "Attività e servizi informativi e di accompagnamento alla creazione di nuove imprese innovative" Progetto Integrato di Sviluppo Regionale (PISR).